

# Rapport de Mission Erasmus d'enseignement à l'IUT de Vélizy, France

Gaëtan Paulet, 15 et 16 janvier 2024

Dans le cadre de la convention bilatérale entre notre bachelier en Electronique et le BUT en Génie Electrique et Informatique Industrielle de l'IUT de Vélizy, j'ai eu l'opportunité de dispenser un cours sur l'implémentation d'un bus I<sup>2</sup>C en VHDL sur FPGA aux étudiants français.

L'objectif majeur était d'établir un échange fructueux entre les deux établissements partenaires, favorisant ainsi l'internationalisation des cursus et ouvrant la voie à d'éventuelles collaborations futures.

La mission a débuté par une session théorique, suivie d'une mise en pratique au cours de laquelle les étudiants ont pu appliquer concrètement les concepts étudiés sur du matériel conçu en partie à la HEH. Ces activités ont non seulement enrichi leurs connaissances mais leur ont également offert une perspective différente sur la programmation des FPGA par rapport à leurs pratiques habituelles.

Les échanges avec le personnel et les étudiants de l'IUT de Vélizy ont été remarquables, ouvrant des discussions sur des projets communs et contribuant à élargir notre compréhension mutuelle des enjeux liés à nos domaines respectifs. Au-delà de la réussite des objectifs pédagogiques, cette mission a permis de consolider les relations interinstitutionnelles. Les retours positifs des étudiants et du personnel témoignent de l'importance de telles collaborations pour une éducation de qualité.

Je souhaite exprimer ma gratitude à l'IUT de Vélizy et à son personnel, en particulier à mon homologue, Florent Basset, pour l'accueil chaleureux et la collaboration lors de cette mission Erasmus. Leur engagement et leur ouverture ont grandement contribué au succès de cette mission et renforcé les liens entre nos deux institutions. Cette expérience fût donc enrichissante et j'attends avec impatience de futures collaborations. J'espère que ce témoignage contribuera à inspirer d'autres initiatives similaires et à souligner l'impact positif de l'internationalisation des cursus.

Gaëtan Paulet, Maître-assistant au  
Département des Sciences et Technologies de la  
Haute Ecole en Hainaut.



Photo ci-dessus : l'entrée du site de Vélizy de l'IUT de Vélizy-Rambouillet (UVSQ)

Photo ci-dessous : des étudiants de deuxième année en GEII de l'IUT lors de la mise en pratique sur les cartes FPGA.

